

Caracterización de componentes en electrónica impresa de bajo costo

Daniel Crepaldo, Hugo Luis Meneghetti, Eduardo Bailón, Raúl Lisandro Martín, Federico Pacher, Javier Ghorghor, Carlos Varela

Universidad Nacional de Rosario
crepaldo@fceia.unr.edu.ar

Resumen

La electrónica impresa, que engloba el conjunto de métodos de impresión con tintas especiales utilizadas para crear dispositivos eléctricos sobre diversos sustratos, surge como una alternativa tecnológica para la implementación de circuitos electrónicos a un costo relativamente bajo y con disponibilidad casi inmediata. La investigación básica sobre nuevas tintas y sustratos está en constante desarrollo, lo que abre puertas para aplicaciones accesibles tanto en sectores existentes como emergentes. En este trabajo se exploran las posibilidades de desarrollo de componentes básicos (resistencias y capacitores) impresos basados en impresión 3D así como las metodologías para el diseño y posterior verificación de los mismos.

Semblanza del Ponente

El Ingeniero Daniel Alberto Crepaldo es Ingeniero Electrónico egresado de la Facultad de Ciencias Exactas, Ingeniería y Agrimensura de la Universidad Nacional de Rosario, Santa Fe, Argentina en 1996. Actualmente se encuentra laborando como Profesor Titular dedicación Exclusiva en dicha Facultad y como investigador en el Laboratorio de Microelectrónica dependiente de la misma institución, trabajando actualmente en proyectos de Electrónica Impresa, irradiación de CMOS y en el área de lógica programable en campo.